Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»

Кафедра конструирования и технологии радиоэлектронных средств

“УТВЕРЖДАЮ”
ДЕКАН РЭФ
к.т.н., доцент С.А. Стрельцов

ДОКУМЕНТ ПОДПИСАН ПРОСТОЙ НЕКВАЛИФИЦИРОВАННОЙ ЭЛЕКТРОННОЙ ПОДПИСЬЮ
31.08.2026
Владелец: С.А. Стрельцов
Срок действия: не ограничен
Адрес хранения электронного документа:
https://www.nstu.ru/university/info/sveden/education

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

ДИСЦИПЛИНЫ

Схемотехника электронных средств

Образовательная программа: 11.03.03 Конструирование и технология электронных средств, профиль: Проектирование и технология радиоэлектронных средств

Новосибирск 2026

1. Обобщенная структура фонда оценочных средств дисциплины

Обобщенная структура фонда оценочных средств по **дисциплине** Схемотехника электронных средств представлена в Таблице. Результаты обучения по дисциплине соотнесены с уровнями сформированности компетенций и соотнесенных с ними индикаторов. Индикаторы достижения компетенций измеряемы с помощью средств текущей и промежуточной аттестации по дисциплине (модулю).

Таблица

Формируемые компетенции	**Индикаторы компетенций**	**Темы**	**Этапы оценки компетенций и соотнесенных с ними индикаторов**	
			Мероприятия текущего контроля (контрольная работа, курсовой проект, РГЗ(Р), реферат и др.)	**Промежуточная аттестация (экзамен, зачет)**
ПК-2/ПР Способен выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования	2. Умеет проводить оценочные расчеты характеристик электронных приборов	Дидактическая единица:1 Усилители сигналов на полупроводниковых компонентах 1.1 Исследование ВАХ биполярного транзистора и выбор рабочей точки усилителя НЧ на ЭВМ. 1.1 Усилители сигналов на полупроводниковых компонентах. Классификация усилителей, основные параметры и характеристики Эквивалентные схемы усилителей. Активный четырехполюсник. Обратная связь и её влияние на по-казатели и характеристики аналоговых устройств. Положительная и отрица-тельная обратная связь в усилителях сигналов. Петлевое усиление и глубина обратной связи. Устойчивость усилителей с ОС. Частотнозависимая ОС и АЧХ усилителей с ОС. Статический режим работы усилительных каскадов на тран-зисторах. Расчет режима работы транзистора по постоянному току. Режимы класса А, В, С, Д. Линия нагрузки. Выбор рабочей точки. Способы включения транзисторов в усилительных каскадах и особенности их расчета по постоян-ному току. Термостабилизация рабочей точки. Схемы подачи напряжения смещения на транзисторы. Усилительный каскад. Дифференциальные усили-тели постоянного тока. Схемотехника усилителей с непосредственными связя-ми. Усилители низкой частоты,	Курсовая работа, раздел 5. Отчет по лабораторной работе №1, №2, №3. РГЗ, разделы 3,4.	Экзамен, задачи 1-30, Вопросы 1-30.

		коэффициент усиления, АЧХ, основные схемы построения. Резонансные уси 1.2 Исследование работы резо-нансного усилителя на транзисторах методом схемотех-нического моделирования Дидактическая единица:2 Операционные усилители, компараторы напряжения, активные RC - фильтры 2.2 Операционные усилители (ОУ) и их применение. Основные виды ОУ, их параметры и характеристики. Основы схемотехники, частотная коррекция, защита от перегрузок. ОУ охваченные обратной связью, погрешность и стабильность коэффициента усиления. Частотная и переходная характеристики. Основные схемы применения ОУ. Компараторы напряжения. Характеристики компараторов. Компараторы с положительной обратной связью. Схемотехника компараторов. Динамические характеристики компаратора. Активные RC - фильтры. Передаточная функция, методы аппроксимации. Методы расчета активных RC - фильтров НЧ, ВЧ, ППФ, ПЗФ. Активные фильтры с переключаемыми конденсаторами. Дидактическая единица:3 Генераторы электрических сигналов, электронные ключи 3.3 Генераторы электрических сигналов. Генераторы синусоидальных колебаний. Основные принципы генерации. Обратная связь. RC - генераторы на транзисторах и на ОУ. Стабилизация частоты. Генераторы прямоугольных импульсов. Блокинг - генераторы. Генераторы линейно - изменяющегося напряжения и тока. Электронные ключи. Общие сведения об импульсных процессах и устройствах. Цифровые и аналоговые электронные ключи. Принцип действия, схемотехника и основные параметры. Статические и динамические характеристики ключей на транзисторах. Мощные быстродействующие ключи на составных транзисторах. Дидактическая единица:4		

		Цифровая электроника 4.4 Основы импульсной и цифровой схемотехники. Логические элементы (ЛЭ). Интегральные схемы со структурами комбинационного типа. Триггеры, их классификация и основные схемные решения на транзисторах. Счетчики, регистры, элементы памяти. Таблицы состояний и прикладные уравнения. Примеры построения счетчиков, сдвиговых регистров, запоминающих устройств. Микропроцессорные комплексы и устройства. Основные характеристики и классификация микропроцессоров. Основы архитектуры микропроцессорных устройств. 4.5 Электронные ключи. Общие сведения об импульсных процессах и устройствах. Цифровые и анало-говые электронные ключи. Принцип действия, схемотехника и основные параметры. Статические и динамические характеристики ключей на транзисторах. Мощные быстродействующие ключи на составных транзисторах. 4.6 Цифровая электроника. Основы импульсной и цифровой схемотехники. Логические элементы (ЛЭ). Интегральные схемы со структурами комбинационного типа. Триггеры, их классификация и основные схемные решения на транзисторах. Счетчики, регистры, элементы памяти. Таблицы состояний и прикладные уравнения. Примеры построения счетчиков, сдвиговых регистров, запоминающих устройств. Микропроцессорные комплексы и устройства. Основные характеристики и классификация микропроцессоров. Основы архитектуры микропроцессорных устройств.		
ПК-2/ПР	3. Владеет навыками подготовки принципиальных и монтажных электрических схем	Дидактическая единица:1 Усилители сигналов на полупроводниковых компонентах 1.1 Исследование ВАХ биполярного транзистора и выбор рабочей точки усилителя НЧ на ЭВМ. 1.1 Усилители сигналов на полупроводниковых	Курсовая работа, раздел 9. Отчет по лабораторной работе №1, №2, №3, №4.	Экзамен, вопросы 1-60.

		компонентах. Классификация усилителей, основные параметры и характеристики Эквивалентные схемы усилителей. Активный четырехполюсник. Обратная связь и её влияние на показатели и характеристики аналоговых устройств. Положительная и отрицательная обратная связь в усилителях сигналов. Петлевое усиление и глубина обратной связи. Устойчивость усилителей с ОС. Частотнозависимая ОС и АЧХ усилителей с ОС. Статический режим работы усилительных каскадов на транзисторах. Расчет режима работы транзистора по постоянному току. Режимы класса А, В, С, Д. Линия нагрузки. Выбор рабочей точки. Способы включения транзисторов в усилительных каскадах и особенности их расчета по постоян-ному току. Термостабилизация рабочей точки. Схемы подачи напряжения смещения на транзисторы. Усилительный каскад. Дифференциальные усили-тели постоянного тока. Схемотехника усилителей с непосредственными связя-ми. Усилители низкой частоты, коэффициент усиления, АЧХ, основные схемы построения. Резонансные уси 1.2 Исследование работы резонансного усилителя на транзисторах методом схемотех-нического моделирования Дидактическая единица:2 Операционные усилители, компараторы напряжения, активные RC - фильтры 2.2 Операционные усилители (ОУ) и их применение. Основные виды ОУ, их параметры и характеристики. Основы схемотехники, частотная коррекция, защита от перегрузок. ОУ охваченные обратной связью, погрешность и стабильность коэффициента усиления. Частотная и переходная характеристики. Основные схемы применения ОУ. Компараторы напряжения. Характеристики компараторов. Компараторы с положительной обратной связью. Схемотехника компараторов. Динамические характеристики компаратора.		

		Активные RC - фильтры. Передаточная функция, методы аппроксимации. Методы расчета активных RC - фильтров НЧ, ВЧ, ППФ, ПЗФ. Активные фильтры с переключаемыми конденсаторами. 2.3 Исследование RC - фильтра на операционных усилителях методом схемотехнического моделирования Дидактическая единица:3 Генераторы электрических сигналов, электронные ключи 3.3 Генераторы электрических сигналов. Генераторы синусоидальных колебаний. Основные принципы генерации. Обратная связь. RC - генераторы на транзисторах и на ОУ. Стабилизация частоты. Генераторы прямоугольных импульсов. Блокинг - генераторы. Генераторы линейно - изменяющегося напряжения и тока. Электронные ключи. Общие сведения об импульсных процессах и устройствах. Цифровые и аналоговые электронные ключи. Принцип действия, схемотехника и основные параметры. Статические и динамические характеристики ключей на транзисторах. Мощные быстродействующие ключи на составных транзисторах. 3.4 Исследование работы генератора сигналов на транзисторах методом схемотехни-ческого моделирования Дидактическая единица:4 Цифровая электроника 4.4 Основы импульсной и цифровой схемотехники. Логические элементы (ЛЭ). Интегральные схемы со структурами комбинационного типа. Триггеры, их классификация и основные схемные решения на транзисторах. Счетчики, ре-гистры, элементы памяти. Таблицы состояний и прикладные уравнения. При-меры построения счетчиков, сдвиговых регистров, запоминающих устройств. Микропроцессорные комплексы и устройства. Основные характеристики и классификация микропроцессоров. Основы архитектуры		

		микропроцессорных устройств.		
ПК-2/ПР	4. Уметь применять расчетные методы анализа и синтеза цифровой схемотехники	Дидактическая единица:2 Операционные усилители, компараторы напряжения, активные RC - фильтры 2.3 Исследование RC - фильтра на операционных усилителях методом схемотехнического моделирования Дидактическая единица:3 Генераторы электрических сигналов, электронные ключи 3.4 Исследование работы генератора сигналов на транзисторах методом схемотехни-ческого моделирования Дидактическая единица:4 Цифровая электроника 4.4 Основы импульсной и цифровой схемотехники. Логические элементы (ЛЭ). Интегральные схемы со структурами комбинационного типа. Триггеры, их классификация и основные схемные решения на транзисторах. Счетчики, ре-гистры, элементы памяти. Таблицы состояний и прикладные уравнения. При-меры построения счетчиков, сдвиговых регистров, запоминающих устройств. Микропроцессорные комплексы и устройства. Основные характеристики и классификация микропроцессоров. Основы архитектуры микропроцессорных устройств. 4.5 Электронные ключи. Общие сведения об импульсных процессах и устройствах. Цифровые и анало-говые электронные ключи. Принцип действия, схемотехника и основные параметры. Статические и динамические характеристики ключей на транзисторах. Мощные быстродействующие ключи на составных транзисторах. 4.6 Цифровая электроника. Основы импульсной и цифровой схемотехники. Логические элементы (ЛЭ). Интегральные схемы со структурами комбинационного типа. Триггеры, их классификация и основные схемные решения на транзисторах. Счетчики, регистры, элементы памяти. Таблицы состояний и прикладные уравнения. Примеры построения счетчиков,	Отчет по лабораторной работе № 4.	Экзамен, вопросы 30-60.

		сдвиговых регистров, запоминающих устройств. Микропроцессорные комплексы и устройства. Основные характеристики и классификация микропроцессоров. Основы архитектуры микропроцессорных устройств.		

2. Методика оценки этапов формирования компетенций по дисциплине

Уровни сформированности компетенции проверяется при проведении мероприятий текущей аттестации (контроля) в процессе изучения дисциплины, указанных в таблице раздела 1.

В 6 семестре обязательным этапом текущей аттестации являются расчетно-графическое задание (РГЗ), курсовая работа. Требования к выполнению РГЗ, курсовой работы, состав и правила оценки сформулированы в паспорте РГЗ, курсовой работы.

Промежуточная аттестация по **дисциплине** проводится в 6 семестре - в форме экзамена, который направлен на оценку сформированности компетенций ПК-2/ПР и соотнесенных с ними индикаторов. (см. таблицу раздела 1).

Общие правила выставления оценок текущей и промежуточной аттестации по дисциплине определяются балльно-рейтинговой системой, приведенной в рабочей программе дисциплины.

На основании приведенных далее критериев можно оценить уровни сформированности компетенции ПК-2/ПР, закрепленных за дисциплиной.

3. Общая характеристика уровней освоения компетенций

Продвинутый. Теоретическое содержание курса освоено полностью. Студент демонстрирует систематическое и глубокое понимание учебного материала и способность к самостоятельному пополнению и обновлению знаний в ходе дальнейшей учебной работы и профессиональной деятельности. Сформированы необходимые навыки практической работы. Все учебные задания, предусмотренные программой обучения, выполнены качественно, без замечаний. Уровень сформированности компетенций и соотнесенных с ними индикаторов, закрепленных за дисциплиной, оценен числом баллов, входящим в диапазон продвинутого уровня.

Базовый. Теоретическое содержание курса освоено в объеме, необходимом для дальнейшей учебы и профессиональной деятельности. Навыки практической работы сформированы на базовом уровне. Все предусмотренные программой обучения учебные задания выполнены с небольшими погрешностями. Уровень сформированности компетенций и соотнесенных с ними индикаторов, закрепленных за дисциплиной, оценен числом баллов в пределах базового уровня.

Пороговый. Теоретическое содержание курса освоено, необходимом для дальнейшей учебы и профессиональной деятельности. Некоторые практические навыки работы с сформированы с незначительными пробелами. Учебные задания, предусмотренные программой обучения, выполнялись с ошибками, исправленными под руководством преподавателя. Уровень сформированности компетенций и соотнесенных с ними индикаторов, закрепленных за дисциплиной, оценен числом баллов в пределах порогового уровня.

Ниже порогового. Теоретическое содержание курса освоено фрагментарно. Необходимые навыки практической работы сформированы минимально. Большинство учебных заданий, предусмотренных программой обучения, не выполнены. Уровень сформированности компетенций и соотнесенных с ними индикаторов, закрепленных за дисциплиной, оценен числом баллов, входящих в диапазон ниже порогового уровня.